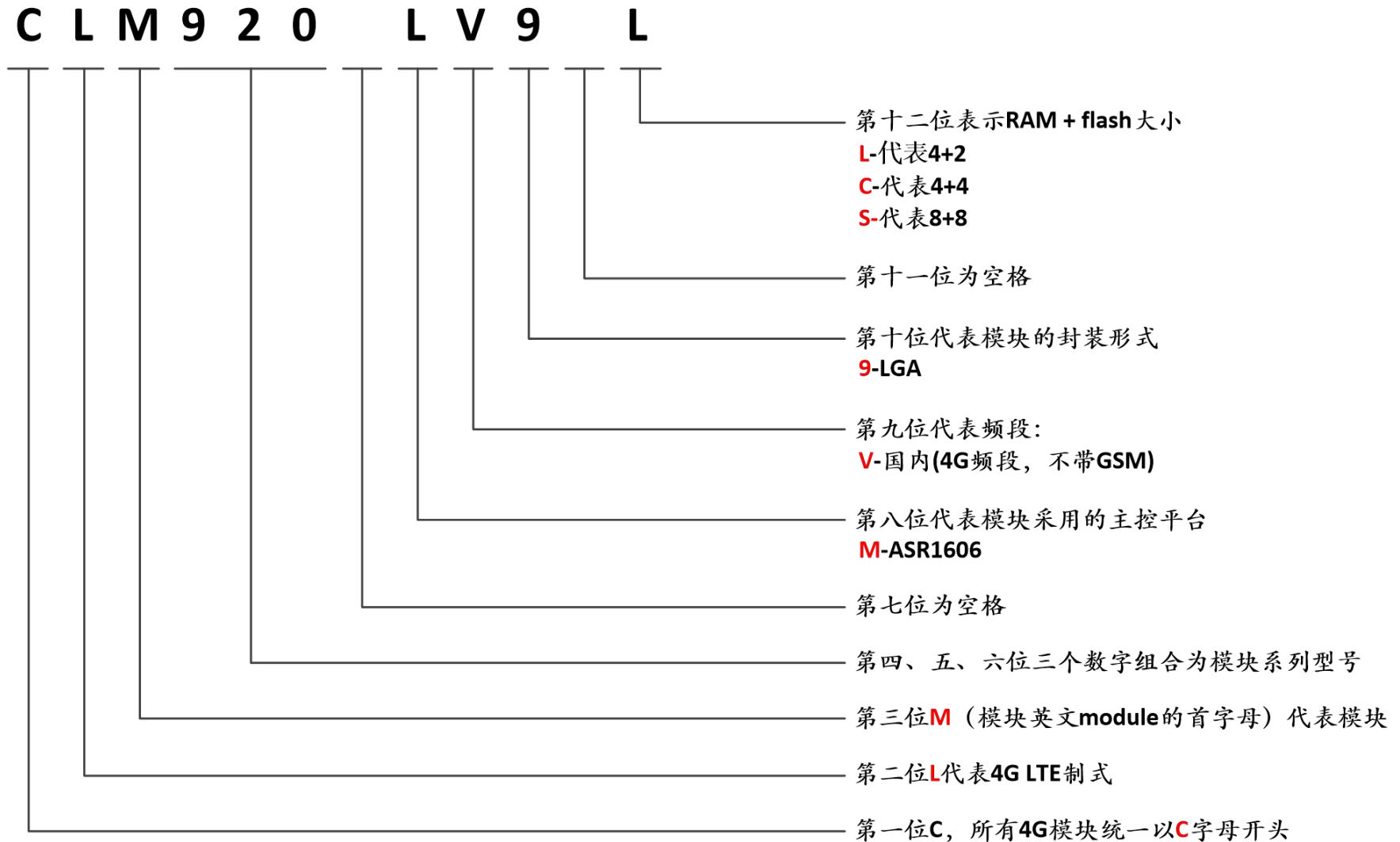


域格 ASR1606 平台 CLM920 LV9 型号说明

一、命名规则



域格 ASR1606 平台 CLM920 LV9 型号说明

二、采购编码表

域格ASR1606平台CLM920 LV9主推OC说明表			
模块	频段说明	RAM+flash	备注
CLM920 LV9 L	国内全频段 TDD LTE: B34/B38/B39/B40/B41 FDD LTE: B1/B3/B5/B8	4MB+2MB	模块pin脚数为: 109
CLM920 LV9 C		4MB+4MB	
CLM920 LV9 S		8MB+8MB	